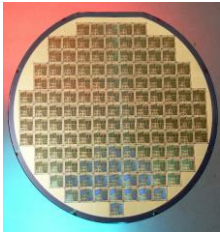


TECHNION – ISRAEL INSTITUTE OF TECHNOLOGY



VLSI SYSTEMS RESEARCH CENTER

VLSI LABORATORY

DEPARTMENT OF ELECTRICAL ENGINEERING

DEPARTMENT OF COMPUTER SCIENCE



Project Name

Final Report

Submitted by:

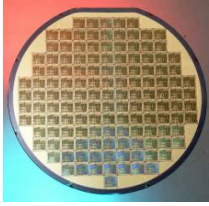
Student 1
ID

Student 2
ID

Supervised by:

Supervisor Name

Submitted on : Date



מרכז מחקר למערכות VLSI

המעבדה ל-VLSI

הפקולטה למדעי המחשב

הפקולטה להנדסת חשמל



שם הפרויקט

המבצעים

סטודנט ב'
מס'

סטודנט א'
מס'

מנחה
שם מנחה

תאריך הגשה :